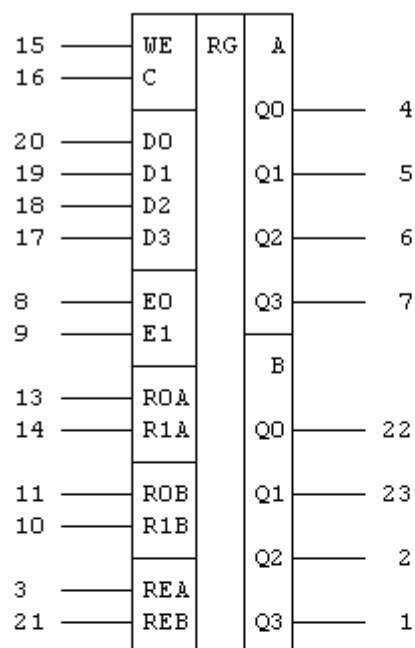


Мультицелевой регистр (4x4 бит)

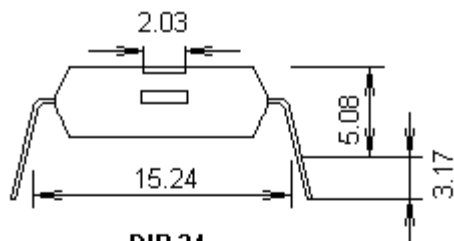


N выв.	Назначение	N выв.	Назначение
1	Выход	13	Вход адреса считывания
2	Выход	14	Вход адреса считывания
3	Вход 3-его состояния	15	Вход адреса записи
4	Выход	16	Тактовый вход
5	Выход	17	Вход информационный
6	Выход	18	Вход информационный
7	Выход	19	Вход информационный
8	Вход адреса записи	20	Вход информационный
9	Вход адреса записи	21	Вход 3-его состояния
10	Вход адреса считывания	22	Выход
11	Вход адреса считывания	23	Выход
12	Общий	24	Ucc

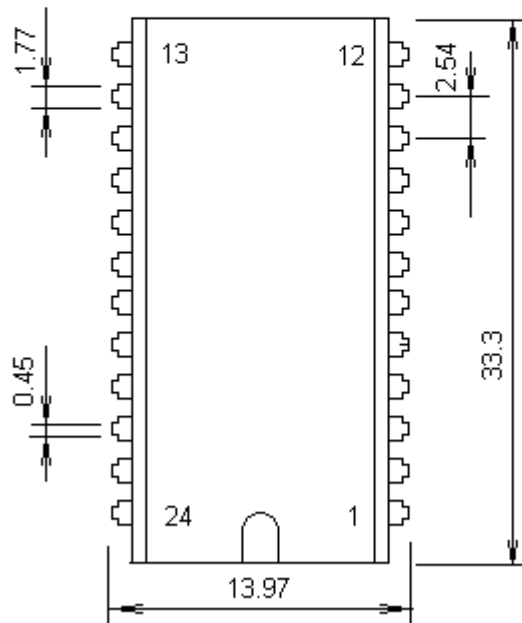
Таблица истинности

Вход										Выход		
C	WE	E1	E0	R1A	R0A	R1B	R0B	A	B	D1	Канал A	Канал A
┌	1	S1	S2	S1	S2	S1	S2	1	1	1	1	1
┐	1	S1	S2	S1	S2	S1	S2	1	1	0	0	0
└	X	X	X	X	X	X	X	0	0	X	Не изменяется	Не изменяется
X	X	X	X	X	X	X	X	0	0	X	R	R
0	X	X	X	X	X	X	X	1	1	X	Не изменяется	Не изменяется
1	X	X	X	X	X	X	X	1	1	X	Не изменяется	Не изменяется
┌	1	0	0	0	1	1	0	1	1	Записывается по адресу 00	Отображается слово с адреса 01	Отображается слово с адреса 10
┐	0	0	0	0	1	1	0	1	1	Запись не происходит	Отображается слово с адреса 01	Отображается слово с адреса 10

Схема содержит четырехразрядный входной регистр для записи данных, два четырехразрядных стробируемых регистра, два дешифратора считывания и дешифратор записи. При наличии на входе «Разрешение записи» WE уровня Н запись информации происходит по сигналу на входе С согласно выбранным адресам записи. Считывание информации происходит по сигналу на входе С по выбранным адресам считывания только в том случае, когда на входы REA, REB подано напряжение высокого уровня. Если на эти входы подать напряжение низкого уровня, то выходы микросхемы устанавливаются в третье состояние, что позволяет подключать микросхему к общей магистрали.



**DIP 24
Пластик**



Тип микросхемы	K561IP12
Фирма производитель	СНГ
Функциональное назначение	Многоцелевой регистр 4X4 бит
T, C	-10...+70
Vdd min...Vdd max, В	-0.5...+18
Pd, мВт	300
Напр. сиг.	CLK-Q
Vil(Vnl), В при Vdd=5В	1.5
Vih(Vnh), В при Vdd=5В	3.5
Icc, мкА при Vdd=5В	0.01
TrHL tip, нс при Vdd=5В	100
TrLH tip, нс при Vdd=5В	100
TrHL max, нс при Vdd=5В	650
TrLH max, нс при Vdd=5В	650
Vil(Vnl), В при Vdd=10В	3
Vih(Vnh), В при Vdd=10В	7
Icc, мкА при Vdd=10В	0.02
TrHL tip, нс при Vdd=10В	50
TrLH tip, нс при Vdd=10В	50
TrHL max, нс при Vdd=10В	250
TrLH max, нс при Vdd=10В	250
Vil(Vnl), В при Vdd=15В	4
Vih(Vnh), В при Vdd=15В	11
Icc, мкА при Vdd=15В	0.03
TrHL tip, нс при Vdd=15В	40
TrLH tip, нс при Vdd=15В	40
TrHL max, нс при Vdd=15В	170
TrLH max, нс при Vdd=15В	170
Корпус	24DIP