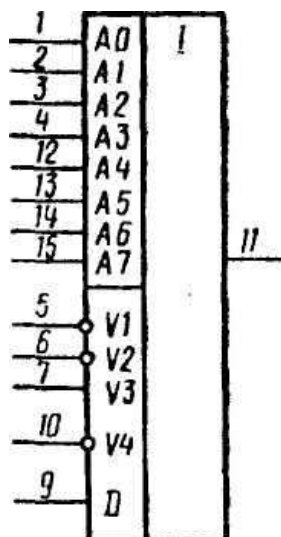


К155РУ5

Микросхема представляет собой оперативное запоминающее устройство на 256 бит (256 слов x 1 разряд) со схемами разрядного и адресного управления. Содержит 2200 интегральных элементов. Корпус типа 238.16-2, масса не более 2 г.



Условное графическое обозначение К155РУ5

Назначение выводов: 1 - вход дешифратора A0; 2 - вход дешифратора A1; 3 - вход дешифратора A2; 4 - вход дешифратора A3; 5 - вход разрешения выборки V1; 6 - вход разрешения выборки V2; 7 - вход разрешения выборки V3; 8 - общий; 9 - информационный вход D; 10 - вход разрешения записи V4; 11 - выход, 12 - вход дешифратора A4; 13 - вход дешифратора A5; 14 - вход дешифратора A6; 15 - вход дешифратора A7; 16 - напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,4 В
Напряжение на антизвонном диоде	≥ -1,5 В
Входной ток низкого уровня	≤ -0,8 мА
Входной ток высокого уровня.....	≤ 0,02 мА
Ток потребления.....	≤ 140 мА
Потребляемая статическая мощность на 1 бит	≤ 2,9 мВт
Типовая удельная рассеиваемая мощность	≤ 1,8 мВт/бит
Время выборки адреса при включении	≤ 60 нс
Время выборки адреса при выключении	≤ 60 нс
Время выборки разрешения	≤ 30 нс

Время выборки хранения	≤ 35 нс
Время выборки записи.....	≤ 40 нс
Время выборки считывания	≤ 40 нс
Длительность сигнала записи	≥ 30 нс
Время сдвига сигнала записи относительно сигнала адреса	≤ 10 нс
Время сохранения сигнала адреса после сигнала записи	≤ 5 нс
Время сдвига сигнала записи относительно сигнала информации	≤ 5 нс
Время сохранения сигнала информации после сигнала записи	≤ 5 нс
Время сдвига сигнала записи относительно сигнала разрешения ...	≤ 5 нс
Время сохранения сигнала разрешения после сигнала записи.....	≤ 5 нс
Входная емкость.....	≤ 5 пФ
Выходная емкость	≤ 8 пФ