

КР537РУ3А
запоминающее устройство
синхронного типа

Назначение

Микросхема КР537РУ3А представляет собой запоминающее устройство синхронного типа с информационной емкостью 4096×1 бит

Зарубежные прототипы

- прототип NM6504-5 фирмы Harris, USA

Обозначение технических условий

- БКО.348.532-03 ТУ

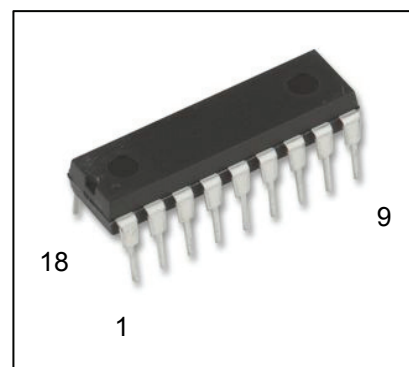
Корпусное исполнение

- корпус 2107.18-1

Температурный диапазон

- диапазон рабочих температур от – 10 до + 70 °С

Назначение выводов



Вывод	Назначение	Вывод	Назначение
№1	Вход адресной строки A2	№10	Вход сигнала «Выбор микросхемы» CS
№2	Вход адресной строки A3	№11	Вход информационный D1
№3	Вход адресной строки A4	№12	Вход адресного столбца A8
№4	Вход адресной строки A5	№13	Вход адресного столбца A9
№5	Вход адресного столбца A6	№14	Вход адресного столбца A10
№6	Вход адресного столбца A7	№15	Вход адресный строки A0
№7	Выход информационный D0	№16	Вход адресный строки A1
№8	Вход сигнала «Запись» WR	№17	Вход адресный столбца A11
№9	Общий OV	№18	Вывод питания U _{CC}

Таблица 1. Основные электрические параметры КР537РУ3А при $T_{\text{окр. среды}} = + 25 \text{ }^\circ\text{C}$

Параметры	Обозначение	Ед. измер	Режимы измерения	Min	Max
Выходное напряжение низкого уровня	U_{OL}	В	$U_{CC}=4,5\text{В}$ $U_{IH}=2,4\text{В}$ $I_{OL}=4,8\text{мА}$ $U_{IL}=0,8\text{В}$	-	0,4
Выходное напряжение высокого уровня	U_{OH}		$U_{CC}=4,5\text{В}$ $U_{IH}=2,4\text{В}$ $U_{IL}=0,8\text{В}$ $I_{OH} = -2\text{мА}$	2,4	-
Минимальное напряжение питания в режиме хранения	U_{CCS}	В	$U_I=0\text{В}$ $U_{CS}=U_{CCSB}$	-	2
Ток потребления в режиме хранения	I_{CCS}	мкА	$U_{CC}=5,5\text{В}$ $U_{IL}=0\text{В}$ $U_{IH}=5,5\text{В}$	-	1
Ток утечки высокого уровня на входе	I_{LIH}	мкА	$U_{CC}=5,5\text{В}$ $U_{IH}=5,5\text{В}$	-	1
Время цикла считывания	$t_{CY(RD)}$	нс	$U_{CC}=5\text{В}\pm 10\%$ $C_L=50\text{пФ}$ $U_{IH}=3\text{В}$ $U_{IL}=0\text{В}$	-	350
Длительность сигнала записи	$t_{W(WR)}$	нс		-	80
Время установления сигнала записи относительно сигнала адреса	$T_{CV(A-CS)}$	нс		-	40