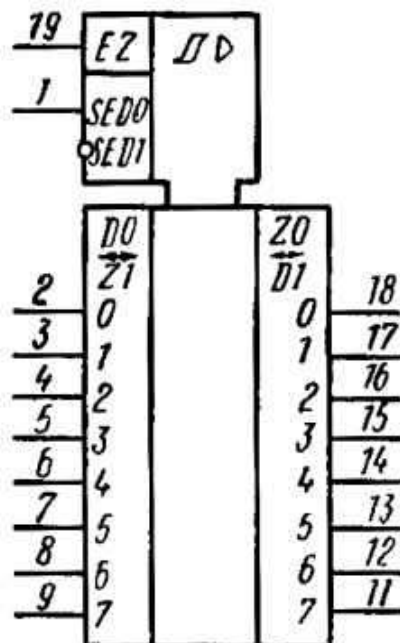


К555АП6, КБ555АП6-4

Микросхемы представляют собой восьмиканальный двунаправленный формирователь с тремя состояниями на выходе. Содержат 230 интегральных элементов. Корпус типа 2140.20-1, масса не более 3,6 г.



Условное графическое обозначение К555АП6

Назначение выводов: 1 - вход выбора данных SED0/D1; 2 - вход/выход первого канала шины D0 (три состояния); 3 - вход/выход второго канала шины D0 (три состояния); 4 - вход/выход третьего канала шины D0 (три состояния); 5 - вход/выход четвертого канала шины D0 (три состояния); 6 - вход/выход пятого канала шины D0 (три состояния); 7 - вход/выход шестого канала шины D0 (три состояния); 8 - вход/выход седьмого канала шины D0 (три состояния); 9 - вход/выход восьмого канала шины D0 (три состояния); 10 - общий; 11 - вход/выход восьмого канала шины D1 (три состояния); 12 - вход/выход седьмого канала шины D1 (три состояния); 13 - вход/выход шестого канала шины D1 (три состояния); 14 - вход/выход пятого канала шины D1 (три состояния); 15 - вход/выход четвертого канала шины D1 (три состояния); 16 - вход/выход третьего канала шины D1 (три состояния); 17 - вход/выход второго канала шины D1 (три состояния); 18 - вход/выход первого канала шины D1 (три состояния); 19 - разрешение состояния высокого импеданса; 20 - напряжение питания.

Таблица истинности

Вход		Режим
EZ	SED0/D1	
0	0	Передача от D1 к Z1
0	1	Передача от D0 к Z0
1	X	Состояние «выключено»

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,5 В
Выходное напряжение высокого уровня	≥ 2 В
Ток потребления при низком уровне выходного напряжения	≤ 90 мА
Ток потребления при высоком уровне выходного напряжения	≤ 70 мА
Ток потребления при выключенном состоянии выходов	≤ 95 мА
Входной ток низкого уровня	≤ -0,2 мА
Входной ток высокого уровня	≤ 20 мкА
Выходной ток выключенного состояния:	
- низкого уровня	≤ -20 мкА
- высокого уровня	≤ 20 мкА
Потребляемая мощность	473 мВт
Время задержки распространения сигнала при переходе из состояния высокого (низкого) уровня в состояние низкого (высокого) уровня напряжения от входа шины D0 до выхода Z0 и от входа шины D1 до выхода Z1	≤ 18 нс
Время задержки распространения сигнала при переходе из выключенного состояния в состояние низкого (высокого) уровня напряжения на выходе Z1, Z0 от входа разрешения состояния высокого импеданса EZ	≤ 40 нс
Время задержки распространения сигнала при переходе из состояния низкого (высокого) уровня в выключенное состояние на выходе Z1, Z0 от входа разрешения состояния высокого импеданса EZ	≤ 45 нс
Коэффициент разветвления по выходу	60