

К1002ХЛ1, КР1002ХЛ1

Микросхемы представляют собой приемопередатчик оконечной аппаратуры передачи цифровой информации. Содержат 2080 интегральных элементов. Корпус типа 2204.42-1, масса не более 6 г.

1	RC/TF	STSP	2
3	EJN1	QP	4
18	EZR	QB	5
19	EZE	Q7	6
20	DAR	Q6	7
22	CLR	Q5	8
23	SDI	Q4	9
26	CLRR	Q3	10
27	CTR	Q2	11
28	D1	Q1	12
29	D2	PE	13
30	D3	FE	14
31	D4	DE	15
32	D5	BA	16
33	D6	THRE	17
34	D7	SDO	24
35	D8	TSRE	25
36	SBS		
37	WLS1		
38	WLS2		
39	EPE		
40	PI		
41	CRL		
	CLCT		

Условное графическое обозначение К1002ХЛ1, КР1002ХЛ1

Назначение выводов: 1 - вход «разрешение интегрирования»; 2 - выход «стартстопный триггер»; 3 - вход «блокировка информационных выходов ПРМ»; 4 - выход «бита проверки на четность»; 5...12 - выходы «8...1 разрядов кодовой комбинации»; 13 - выход «ошибка в проверке на четность»; 14 - выход «ошибка в стоповом единичном элементе»; 15 - выход «ошибка переполнения»; 16 - выход «информация принята»; 17 - выход «буферный регистр ПРД свободен»; 18 - вход «блокировка флагов ошибок»; 19 - вход «информация считана»; 20 - вход «начальная установка»; 21 - общий; 22 - вход «приемник»; 23 - вход «тактовая частота ПРМ»; 24 - выход в линию; 25 - выход «передающий регистр свободен»; 26 - вход «пусковой импульс»; 27...34 - входы «1...8 разрядов кодовой комбинации»; 35 - вход «выбор числа стоповых элементов»; 36 - вход 1 «выборка числа единичных элементов кодовой комбинации»; 37 - вход 2 «выборка числа единичных элементов кодовой комбинации»; 38 - вход «проверка на чет/нечет»; 39 - вход «запрет проверки на четность»; 40 - вход «разрешение записи в программный регистр»; 41 - вход «тактовая частота ПРД»; 42 - напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 10%
Максимальное выходное напряжение низкого уровня	≤ 0,8 В
Минимальное выходное напряжение высокого уровня	≥ 4,2В
Ток потребления.....	≤ 100 мкА
Входной ток низкого (высокого) уровня	≤ 0,3 мкА
Выходной ток низкого уровня	≥ 0,48 мА
Выходной ток высокого уровня.....	≥ 1,15 мА
Выходной ток в состоянии «выключено»	≤ 0,5 мкА
Максимальная тактовая частота	≥ 650 кГц
Время задержки распространения от входа «блокировка информационных выходов приемника» к информационным выходам приемника и от входа «блокировка флагов ошибок» к выходам флаговых состояний приемопередатчика	≤ 800 нс
Время задержки распространения от входа «блокировка флагов ошибок» к выходам флаговых состояний приемопередатчика и от входа «блокировка информационных выходов приемника» к информационным выходам приемника	≤ 800 нс
Входная емкость.....	≤ 15 пФ
Выходная емкость в режиме высокого выходного сопротивления.....	15пФ