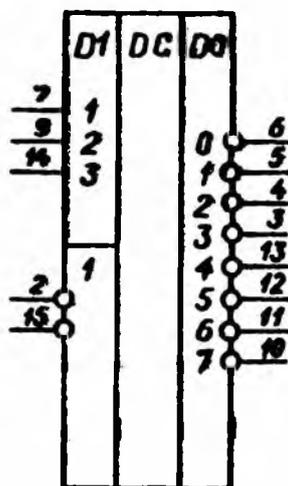


# К500ИД161

Микросхема представляет собой трехразрядный дешифратор низкой частоты. Содержит 141 интегральный элемент. Корпус типа 238.16-2, масса не более 1,2 г.



Условное графическое обозначение К500ИД161

Назначение выводов: 1, 16 — общие; 2 — вход X5; 3 — выход Y3; 4 — выход Y2; 5 — выход Y1; 6 — выход Y0; 7 — вход X1; 8 — напряжение питания; 9 — вход X2; 10 — выход Y7; 11 — выход Y6; 12 — выход Y5; 13 — выход Y4; 14 — вход X3; 15 — вход X4.

## Электрические параметры

Номинальное напряжение питания	$-5,2 \text{ В} \pm 5\%$
Выходное напряжение низкого уровня	$\leq -1,63 \text{ В}$
Выходное напряжение высокого уровня	$\geq -0,98 \text{ В}$
Помехоустойчивость при высоком уровне	$\geq 125 \text{ мВ}$
Помехоустойчивость при низком уровне	$\geq 155 \text{ мВ}$
Входной ток высокого уровня	$\leq 0,265 \text{ мА}$
Входной ток низкого уровня	$\leq 0,5 \text{ мкА}$
Ток потребления	$\leq 125 \text{ мА}$
Потребляемая мощность	$\leq 0,65 \text{ Вт}$
Время задержки распространения при включении	1,4...6 нс
Время задержки распространения при выключении	1,4...6 нс
Время перехода при включении	$\leq 4 \text{ нс}$
Время перехода при выключении	$\leq 4 \text{ нс}$