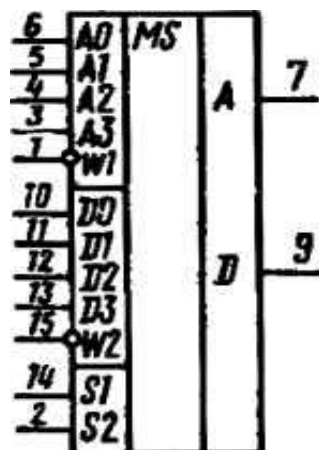


К555КП12

Микросхема представляет собой двухразрядный четырехканальный коммутатор тремя устойчивыми состояниями по выходу. Имеет организацию, аналогичную К555КП2 (2 мультиплексора 1-4 с общим дешифратором адреса). Содержит 150 интегральных элементов. Корпус типа 238.16-2, масса не более 1,2 г.



Условное графическое обозначение К555КП12

Назначение выводов: 1 - вход разрешения разряда $\overline{W1}$; 2 - вход выборки разряда S2; 3 - вход A3; 4 - вход A2; 5 - вход A1; 6 - вход A0; 7 - выход A; 8 - общий; 9 - выход D; 10 - вход D0; 11 - вход D1; 12 - вход D2; 13 - вход D3; 14 - вход выборки разряда S1; 15 - вход разрешения разряда $\overline{W2}$; 16 - напряжение питания.

Таблица истинности

Входы							Выходы
$\overline{W1}, \overline{W2}$	S2	S1	A0, D0	A1, D1	A2, D2	A3, D3	A, D
1	X	X	X	X	X	X	Z
0	0	0	d	X	X	X	d
0	0	1	X	d	X	X	d
0	1	0	X	X	d	X	d
0	1	1	X	X	X	d	d

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,48 В
Выходное напряжение высокого уровня	≥ 2,5 В
Ток потребления.....	≤ 11,7 мА
Ток потребления в состоянии «выключено»	≤ 13,6 мА
Входной ток низкого уровня	≤ -0,34 мА
Входной ток высокого уровня.....	≤ 3 мкА
Выходной ток низкого уровня в состоянии «выключено»	≤ -3 мкА
Выходной ток высокого уровня в состоянии «выключено».....	≤ 3 мкА
Потребляемая мощность	71,4 мВт
Время задержки распространения при выключении:	
- по выводам от 3, 4, 5, 6 до 7; от 10, 11, 12, 13 до 9	≤ 18 нс
- по выводам от 14 до 8; от 2 до 7	≤ 30 нс
Время задержки распространения при включении:	
- по выводам от 3, 4, 5, 6 до 7; от 10, 11, 12, 13 до 9	≤ 20 нс
- по выводам от 14 до 9; от 2 до 7	≤ 32 нс
Время задержки перехода из третьего состояния в состояние низкого уровня по выводам от 1 до 7; от 5 до 9	≤ 23 нс
Время задержки перехода из третьего состояния в состояние высокого уровня по выводам от 1 до 7; от 5 до 9	≤ 41 нс